



- Serial-to-Parallel Capability
- Output From Each Storage Bit Available
- Random (Addressable) Data Entry
- Active Low Common Clear

#### DESCRIÇÃO

The 74LS256 is a dual 4-bit addressable latch with common control inputs; these include two Address inputs (A0, A1), an active LOW enable input (E) and an active LOW Clear input (CL).

#### CARACTERÍSTICAS

Aplicação	Serial-to-Parallel conversion
Origem	PRC
Família	TTL
Tensão DC	<ul style="list-style-type: none"> <li>• Min:4.75V</li> <li>• Typ:5V</li> <li>• Max:5.25V</li> </ul>

Caixa	DIP-16
Tipo de embalagem	Bulk
Quantidade por Embalagem	1

